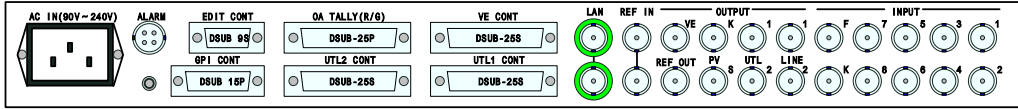
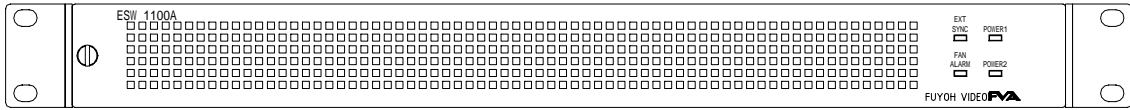


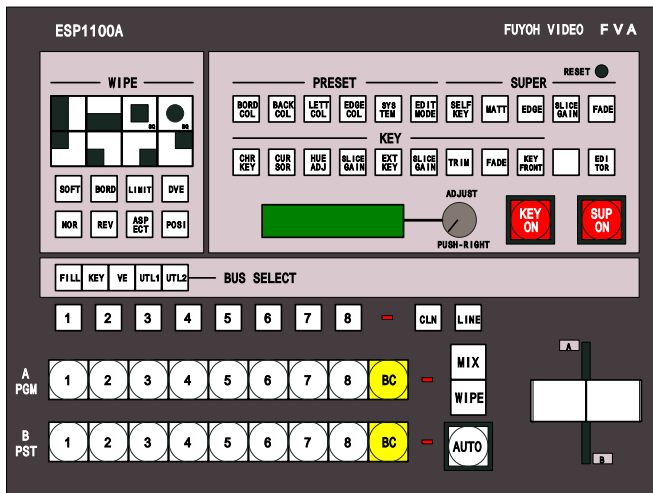
ESW1100A

HD/SD-SDI EFFECT SWITCHER

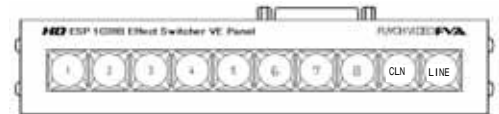
スイッチャ本体 ESW1100A



操作パネル ESP1100A



VEパネル ESP1000B



概要

本装置は、小型化・低価格化を徹底的に追求した8入力・1MKタイプのコンパクトスイッチャです。マルチレート(HD-SDI/SD-SDI)対応、クロマキー・スーパー装備、簡易DVE装備、編集機対応など豊富な機能を有し、可搬型システム・小型中継車システム・簡易編集システムなどに最適なスイッチャです。

特徴

- * 標準構成は、入力10系統(プライマリ8,スーパー専用2),出力6系統(LINE,VE,UTL1,UTL2,KPV,SPV)
- * AUX列はVE,UTL1,UTL2の3列を装備。また、キー用・スーパー用のプレビュー出力を装備。
- * スwitchャ本体は予備電源を内蔵でき、電源2重化に対応可能。【オプション】
- * 本体と操作パネルを併せ、EIA標準ラックで3Uサイズに実装可能。
- * マルチレート(HD-SDI/SD-SDI)に対応可能。【SD-SDIはオプション】
- * スーパー用のDSK(EXTキー & SELFキー)を装備。SELFキー時は、カラーマットやエッジ付加が可能。
- * クロマキー & EXTキー機能を装備。キーフロント/キーバック制御が可能で、キーバック時のEXTキーでは上記のDSKと合わせ、ダブルスーパーが可能。
- * ワイプ連動の簡易DVE機能を装備。
- * 編集機に対応可能。EDITモード時は、A列/B列はPST列/PGM列となり、オートトランジションが可能。
- * OA-TALLYはRED/GREENの2系統を出力。
- * カラーバース発生機能を装備。バックカラー素材と切り替えて使用可能。
- * 入力信号位相はリファレンス(3値SYNC)に対し、±0.5H位相までの引き込みが可能。
- * リファレンス入力は3値SYNCとBBに対応可能。また、リファレンス信号(3値SYNCまたはBB)も出力。
- * 電源断・FAN停止時はアラーム情報をメイク接点で出力。

定格

* 映像信号入力	10入力(プライマリ 8,スラフ - 2), 75 (BNC) HD SDI 信号(SMPTE292M); 1.485Gbps ± 10ppm および 1.485Gbps/1.001 ± 10ppm
* 映像信号出力	各2出力(LINE, VE, TL1, UTL2)および各1出力(KPV, SPV), 75 (BNC) HD SDI 信号(SMPTE292M); 1.485Gbps ± 10ppm および 1.485/1.001Gbps ± 10ppm
* REF 信号入力	3値 SYNC(0.6Vp-p)または BB(0.429Vp-p), ループスル- (BNC)
* REF 信号出力	3値 SYNC(0.6Vp-p)または BB(0.429Vp-p), 75 (BNC)
* LAN 制御入力	専用操作パネルに接続, ネット, 75 (BNC)
* AUX 制御入力	2系統(VE, TL1, UTL2), 負論理, 接点入力(D-SUB 25P)
* OA TALLY 出力	2系統(RED, GREEN), 負論理, オープンコレクタ出力(D-SUB 25P)
* EDIT 制御入力	RS422(D-SUB 9P)
* GPI 制御入力	4系統, 負論理, TTL 入力(D-SUB 15P)
* ALARM 出力	電源断・冷却ファン停止による, ループ接点出力(多治見 4P)
* AC 電源入力	AC90V ~ 240V, 50/60Hz
* 消費電力	スイッチ本体; 約 60VA (AC100V 時) 操作パネル; 約 15VA (AC100V 時)
* 動作温度条件	0 ~ +40 (但し、結露なきこと)

性能

* 映像出力信号	出力信号振幅 ; 800 mV ± 10 % 立ち上がり・下がり ; 270 ps 以下 (20% ~ 80%) アライメント ; 0.2 UI 以下 リターンロス ; 15 dB 以上 (5MHz ~ 750MHz) 10 dB 以上 (750MHz ~ 1.485GHz)
* 映像遅延時間	1 H

構造

* 外形寸法・重量	スイッチ本体 ; W 425(480) x D450 x H 44 mm / 約 8 kg 操作パネル ; W 310 x D 221.5 x H 101.1(フェーダ最大値) mm / 約 3 kg VEパネル ; W 215 x D 51.6 x H 43.7 mm / 約 1 kg
-----------	--

系統図

